聯傑國際股份有限公司

04-304-F5

Data sheet 修改記錄單

Part No：	DM9103

版　次	標準書修改記錄	日期	修改者
P02	1. Sec 5.4 pin 104~109 I/O change to O/D. (page 14) 2. DM9103 pin 76, TEST1=0 for Local bus, pin 76, TEST1=1 for PCI bus. Update DM9103 pin 76 TEST1 說明: Tie to high in application.(page 15) 3. Add 10.2 Operating Conditions, PD(Power Dissipation) & 10.3 DC Electrical Characteristics, 10 &100TX+/- Differential Output Current (page 72) 4. Add 10.3.2 Power On Reset Timing (page 73)	960911	蔡長勳